Flip Floplar

1. JK flip-flop
   * **Çalışma Prensibi:** JK flip-flop, giriş durumlarına bağlı olarak hem SET hem de RESET işlevlerini yerine getirebilir.
     + Eğer J=1 ve K=0 ise, çıkış SET olur (1 olur).
     + Eğer J=0 ve K=1 ise, çıkış RESET olur (0 olur).
     + Eğer J=1 ve K=1 ise, çıkış tersine döner (Toggle).
     + Eğer J=0 ve K=0 ise, çıkış değişmez.
   * **Kullanım Alanları:** Genellikle daha karmaşık bellek ve sayma devrelerinde kullanılır.
2. **T Flip-Flop:**
   * **Girişler:** T ve Clock (CLK).
   * **Çalışma Prensibi:** T flip-flop, basit bir toggle (tersine çevirme) elemanıdır.
     + Eğer T=1 ise, her saat darbesinde çıkış tersine döner.
     + Eğer T=0 ise, çıkış değişmez.
   * **Kullanım Alanları:** Genellikle sayıcılar ve basit bellek devrelerinde kullanılır.
   * **T flip flop jk flip flopun j ve k’sına sadece T’nin bağlanması ile olur yani, t kablosu ikiye ayrılıp j ve k’ya gidiyor**

3. D Flip-flop

* **Girişler:** D ve Clock (CLK).
* **Çalışma Prensibi:**
  + D girişi ne ise, saat darbesi geldiğinde çıkış da o olur.
  + D girişi 1 ise, çıkış 1 olur; D girişi 0 ise, çıkış 0 olur.
* **Kullanım Alanları:** Dijital devrelerde veri saklama ve aktarma işlemleri.